

1.- DATOS DE LA ASIGNATURA

Nombre de la asignatura: Arquitectura de computadoras
Carrera: Ingeniería en Sistemas Computacionales
Clave de la asignatura: SCC - 0402
Horas teoría-horas práctica-créditos 4-2-10

2.- HISTORIA DEL PROGRAMA

Lugar y fecha de elaboración o revisión	Participantes	Observaciones (cambios y justificación)
Instituto Tecnológico de Toluca 18 – 22 agosto 2003.	Representantes de la academia de sistemas y computación de los Institutos Tecnológicos.	Reunión nacional de evaluación curricular de la carrera de Ingeniería en Sistemas Computacionales.
Institutos Tecnológicos de: Acapulco, Agua Prieta, Colima, Zacatepec y Zitácuaro 23 agosto al 7 noviembre del 2003	Academia de sistemas y computación.	Análisis y enriquecimiento de las propuestas de los programas diseñados en la reunión nacional de evaluación
Instituto Tecnológico de León 1 – 5 marzo 2004	Comité de consolidación de la carrera de Ingeniería en Sistemas Computacionales.	Definición de los programas de estudio de la carrera de Ingeniería en Sistemas Computacionales.

3.- UBICACIÓN DE LA ASIGNATURA

a). Relación con otras asignaturas del plan de estudio

Anteriores		Posteriores	
Asignaturas	Temas	Asignaturas	Temas
Circuitos eléctricos y electrónicos	Aporta los conocimientos necesarios para comprender y aplicar los temas de esta materia	Interfaces	Periféricos Interfaces

b). Aportación de la asignatura al perfil del egresado

Conoce, analiza e integra equipos de cómputo.

4.- OBJETIVO(S) GENERAL(ES) DEL CURSO

Proporcionará los conocimientos y las habilidades que le permitirán al estudiante, sugerir soluciones en una organización aplicando sistemas de cómputo.

5.- TEMARIO

Unidad	Temas	Subtemas
1	Modelo de arquitecturas de cómputo.	<ul style="list-style-type: none">1.1 Modelos de arquitecturas de cómputo.<ul style="list-style-type: none">1.1.1 Clásicas.1.1.2 Segmentadas.1.1.3 De multiprocesamiento.1.2 Análisis de los componentes.<ul style="list-style-type: none">1.2.1 CPU.<ul style="list-style-type: none">1.2.1.1 Arquitecturas.1.2.1.2 Tipos.1.2.1.3 Características.1.2.1.4 Funcionamiento.1.2.2 Memoria.<ul style="list-style-type: none">1.2.2.1 Arquitecturas.1.2.2.2 Tipos.1.2.2.3 Características.1.2.2.4 Funcionamiento.1.2.3 Dispositivos de I/O.<ul style="list-style-type: none">1.2.3.1 Arquitecturas.1.2.3.2 Tipos.1.2.3.3 Características.1.2.3.4 Funcionamiento.
2	Comunicación interna en la computadora.	<ul style="list-style-type: none">2.1 Buses.<ul style="list-style-type: none">2.1.1 Bus Local.2.1.2 Bus de datos.2.1.3 Bus de direcciones.2.1.4 Bus de control.2.1.5 Buses normalizados.2.2 Direccionamiento.<ul style="list-style-type: none">2.2.1 Modo real.2.2.2 Modo protegido.2.2.3 Modo real virtual.2.3 Temporización.<ul style="list-style-type: none">2.3.1 Reloj de sistema.2.3.2 Reset del sistema.2.3.3 Estados de espera.

5.- TEMARIO (Continuación)

3	Selección de componentes para ensamble de equipos de cómputo.	<ul style="list-style-type: none">2.4 Interrupciones de Hardware.<ul style="list-style-type: none">2.4.1 Enmascarable.2.4.2 No-enmascarable.2.5 Acceso Directo a memoria.<ul style="list-style-type: none">2.5.1 Sistema de video.2.5.2 Sistema de discos.2.5.3 Otras aplicaciones.3.1 Chip Set.<ul style="list-style-type: none">3.1.1 CPU.3.1.2 Controlador del Bus.3.1.3 Puertos de E/S.3.1.4 Controlador de Interrupciones.3.1.5 Controlador de DMA.3.1.6 Circuitos de temporización y control.3.1.7 Controladores de video.3.2 Aplicaciones.<ul style="list-style-type: none">3.2.1 Entrada/ Salida.3.2.2 Almacenamiento.3.2.3 Fuente de alimentación.3.3 Ambientes de servicios.<ul style="list-style-type: none">3.3.1 Negocios.3.3.2 Industria.3.3.3 Comercio electrónico.
4	Microcontroladores.	<ul style="list-style-type: none">4.1 Arquitectura.<ul style="list-style-type: none">4.1.1 Terminales.4.1.2 CPU.4.1.3 Espacio de Memoria.4.1.4 Entrada/ Salida.4.1.5 Características especiales.4.2 Programación.<ul style="list-style-type: none">4.2.1 Modelo de programación.4.2.2 Conjunto de instrucciones.4.2.3 Modos de direccionamiento.4.2.4 Lenguaje ensamblador.4.3 Aplicaciones.<ul style="list-style-type: none">4.3.1 Como sistema independiente.4.3.2 Como subsistema de una computadora.

6.- APRENDIZAJES REQUERIDOS

- Conocer la teoría circuitos eléctricos y electrónicos.
- Conocer y manejar los componentes electrónicos de un equipo de computo.
- Identificar la nomenclatura de los componentes electrónicos.
- Conocer conceptos básicos de álgebra booleana.

7.- SUGERENCIAS DIDÁCTICAS

- Propiciar la búsqueda y selección de información en diversas fuentes, sobre componentes internos de la computadora.
- Propiciar el uso de terminología técnica adecuada al programa.
- Seleccionar temas de componentes electrónicos para discusión en clase.
- Realizar prácticas de componentes electrónicos que pueda utilizar en las siguientes materias.
- Realizar prácticas en relación a la electrónica computacional.
- Utilizar herramientas de simulación de comunicación de datos.

8.- SUGERENCIAS DE EVALUACIÓN

- Dar seguimiento al desempeño integral del estudiante en el desarrollo del programa (dominio de los conceptos, capacidad de la aplicación de los conocimientos en problemas reales).
- Participación en actividades individuales y de equipo.
- Cumplimiento de los objetivos y desempeño en las prácticas.
- Observar el ensamble de equipo de cómputo.

9.- UNIDADES DE APRENDIZAJE

UNIDAD 1.- Modelo de arquitecturas de cómputo.

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
El estudiante identificará los elementos que integran una computadora y la forma en que se relacionan.	1.1 Buscar, seleccionar y evaluar información sobre los diferentes modelos de arquitecturas de computadoras. 1.2 Buscar información e identificar textos relacionados con el esquema interno de un equipo de cómputo para elaborar un cuadro sinóptico donde caracterice los componentes de un equipo de cómputo. 1.3 Analizar, por equipo, las funciones que desempeñan cada bloque funcional y su relación con otros bloques.	1, 2, 3, 4

UNIDAD 2.- Comunicación interna en la computadora.

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Describirá el funcionamiento y técnicas de transferencia de datos entre los elementos internos de una computadora.	2.1 Realizar una práctica para identificar los diferentes medios de transferencia de datos entre los elementos de una computadora. 2.2 Buscar información sobre las técnicas de direccionamiento de memoria y puertos de I/O. 2.3 Discutir en grupo los conceptos de medios y técnicas de sincronización que requiere una computadora. 2.4 Realizar practicas de comprobación de interrupciones para la atención de dispositivos asíncronos.	1, 3, 6, 7

UNIDAD 3.- Selección de componentes para ensamble de equipos de cómputo.

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Identificará los componentes que integran una computadora, así como sus características y aplicaciones.	<p>3.1 Investigar y seleccionar cuales son los mejores chipsets comerciales disponibles en el mercado y sus características.</p> <p>3.2 Explicar por equipos, las funciones específicas que desempeña cada dispositivo dentro de una computadora.</p> <p>3.3 Buscar y evaluar información de dispositivos de entrada y salida en un equipo de cómputo.</p> <p>3.4 Evaluar los requerimientos de sistema de cómputo de acuerdo a su aplicación para seleccionar un equipo de cómputo.</p>	4, 5, 6, 7

UNIDAD 4.- Microcontroladores.

Objetivo Educativo	Actividades de Aprendizaje	Fuentes de Información
Conocerá el origen, evolución, estado actual y aplicaciones de los microcontroladores.	<p>4.1 Buscar y seleccionar información sobre el origen y evolución de los microcontroladores.</p> <p>4.2 Discutir, en sesión plenaria, los conceptos adquiridos en la investigación realizada sobre microcontroladores.</p> <p>4.3 Programar microcontroladores, utilizando el lenguaje, las técnicas y los recursos disponibles, propios de cada microcontrolador.</p> <p>4.4 Realizar prácticas de microcontroladores en las diferentes áreas de control.</p>	8, 9, 10, 11

10. FUENTES DE INFORMACIÓN

1. Stallings, William (2001).
Organización y Arquitectura de computadoras.
Ed. Pearson Educación. España.
2. Tanenbaum, Andrew (2000).
Organización de computadoras.
Ed. Pearson Educación. México.
3. Mano, Morris M y Charles R. Kime (2000).
Logic and computer design fundamentals, 2/E.
Ed. Prentice Hall.
4. Hill, Mark D., Norman Jouppi y Gurindar S. Sohi (1999).
Readings in computer architecture.
Ed. Morgan Kaufmann.
5. Mueller, Scott (2002).
Manual de actualización y reparación de PCs.
Ed. Prentice-Hall. México.
6. Brey, Barry B. (2002). Intel Microprocessors 8086/8088, 80186/80188, 80286, 80386, 80486 Pentium, Pentium Pro Processor, Pentium II, Pentium III, and Pentium IV: Architecture, Programming, and Interfacing, 6/E.
Ed. Prentice Hall. USA
7. Abel, Peter (1996).
Lenguaje ensamblador y programación para PC-IBM y compatibles.
Ed. Pearson Educación. México.
8. Brey, Barry B. (1998).
Embedded Controllers: 80186, 80188, and 80386EX.
Ed. Prentice Hall. USA.
9. Angulo, José (1999).
Microcontroladores PIC. Diseño Práctico de Aplicaciones.
Ed. McGraw-Hill. España.
10. Wray, W./ Greenfield, J./ Bannatyne, R. (1999).
Using Microprocessors and Microcomputers: The Motorola Family, 4/E.
Ed. Prentice Hall. USA.
11. Huang, Han-Way (2000).
MC 68HC12 An Introduction. Software and Hardware Interfacing.
Ed. Delmar Learning. USA.

11. PRÁCTICAS

Unidad Práctica

- | | | |
|---|---|--|
| 1 | 1 | Utilizando software especializado, identificar las características de los elementos que integran una computadora personal y monitorear su funcionamiento. |
| | 2 | Utilizando un lenguaje de nivel medio, elaborar y probar rutinas de atención a interrupciones. |
| 3 | 1 | Desarmar e identificar los elementos de una computadora personal, como componentes y subsistemas. |
| | 2 | Ensamblar y probar una computadora, utilizando analizador lógico, osciloscopio y multímetro. |
| 4 | 1 | Utilizando el microcontrolador disponible, desarrollar una aplicación que le permita:
- La programación de un microcontrolador.
- Su interconexión a una computadora personal. |
| | 2 | Desarrollar una aplicación que incluya el uso de un microcontrolador en adquisición de datos y control, como sistema independiente o conectado a una computadora. |